

SGRJ_V14_V15 / PLC_1 [CPU 1516-3 PN/DP] / 程序块

FC908D_A(DRIVER_SPEED) [FC908]

FC908D_A(DRIVER_SPEED) 属性

常规							
名称	FC908D_A(DRIVER_SPEED)	编号	908	类型	FC	语言	STL
编号	手动						
信息							
标题		作者	ABLYY	注释		系列	ABLYY
版本	1.0	用户自定义 ID					

FC908D_A(DRIVER_SPEED)

名称	数据类型	偏移量	默认值	注释
▼ Input				
IN	Real			Input Actual Value
MAX_ACT	Real			Max Actual Value
MAX_BIT	Real			Max Bit Value
LU	Real			Upper Limit Value
LL	Real			Lower Limit Value
Output				
▼ InOut				
OUT	Int			Output Actual Bit Value
▼ Temp				
Temp_Int	Int	0.0		
Temp_DInt	DInt	2.0		
Temp_Real	Real	6.0		
Constant				
▼ Return				
FC908D_A(DRIVER_SPEED)	Void			

网络 1 :

```

0001      A (
0002      L      #IN
0003      L      #MAX_ACT
0004      /R
0005      T      #Temp_Real
0006      AN OV
0007      SAVE
0008      CLR
0009      A BR
0010      )
0011      JNB   _001
0012      L      #Temp_Real
0013      L      #MAX_BIT
0014      *R
0015      T      #Temp_Real
0016 _001: NOP 0
    
```

网络 2 :

```

0001      A (
0002      L      #Temp_Real
0003      L      #LU
0004      >R
0005      )
0006      JNB   _002
0007      L      #LU
0008      T      #Temp_Real
0009 _002: NOP 0
    
```

网络 3 :

```

0001      A (
0002      L      #Temp_Real
0003      L      #LL
0004      <R
0005      )
0006      JNB   _003
0007      L      #LL
0008      T      #Temp_Real
0009 _003: NOP 0
    
```

网络 4 :

```

0001      A (
0002      L      #Temp_Real
0003      RND
    
```

```
0004      T      #Temp_DInt
0005      AN OV
0006      SAVE
0007      CLR
0008      A BR
0009      )
0010      JNB    _004
0011      L      #Temp_DInt
0012      T      #OUT
0013 _004: NOP 0
```

网络 5 :

```
0001
0002      SET
0003      SAVE
0004      CLR
0005      BE
```